

	diagrama	operações	DP+controle	unidade cont	execução	VHDL		
	1	2	3	4	5	6		Final
Bruno Guedes	1	0,65	0	0,2	0	0,943	5,4005	5,4
Bruno Mendonça	1	0,9	1	1	0,93	0,443	7,7455	7,75
Caio d'Angelo	1	1	1	1	0,93	0,943	9,6955	9,7
Danilo Souza	1	1	1	1	0,93	1	9,895	9,9
Fernando Araújo	1	0,9	0,7	0,7	0,2	0	4,35	4,35
Frederico Ferreira	1	0,75	0,5	0,7	0,2	0	3,85	3,85
Gabriela Tavares	1	1	1	1	1	0,943	9,8005	9,8
Gustavo Amaral	1	1	1	1	0,9	0,943	9,6505	9,65
João Cunha	1	0,5	1	0,7	0,2	0,2	4,55	4,55
Juliana Catao	-	-	-	-	-	-	-	0
Marcos Costa	1	1	1	1	0,93	1	9,895	9,9
Matheus Maciel	0,7	0,25	0,8	1	0,4	0,1	4,1	4,1
Renato Prado	0,9	1	0,5	0,7	0,2	1	7,8	7,8
Sandro Rossi	-	-	-	-	-	-	-	0
Vinicius Lago	1	1	0,9	1	1	0,943	9,7005	9,7

media 7,417923077

desvio 2,566279983

	0	1	2	3	4	5	6	7	FPGA	Final
Bruno Guedes	0	10	8	10	7	5	5	0	10	6,88
Bruno Mendonça	10	8	5	10	10	0	10	0	10	7,88
Caio d'Angelo	10	9	10	10	10	10	10	10	10	10
Danilo Souza	0	10	10	10	7	10	5	0	10	7,75
Fernando Araújo -	-	-	-	-	-	-	-	-	10	0
Frederico Ferreira	0	0	8	10	8	0	5	0	10	5,13
Gabriela Tavares	10	10	10	10	10	10	10	10	10	10
Gustavo Amaral	9	0	10	10	8	10	10	0	10	8,38
João Cunha	7	0	8	10	8	0	5	0	0	4,75
Juliana Catao	10	10	5	10	10	-	-	-	-	5
Marcos Costa	9	10	10	10	8	10	10	0	10	9,63
Matheus Maciel	9	10	10	10	7	10	5	10	10	9,5
Renato Prado	0	9	8	10	7	5	5	0	10	6,75
Sandro Rossi	0	0	7	10	-	-	-	-	-	2,13
Vinicius Lago	10	10	7	10	4	10	5	10	10	9

media 7,35769231
desvio 2,80447902

Resumo

	G1	G2	G3	Lab	TL	G4	Final
Bruno Guedes	5,4	6,6	5,4	6,88	0	0	4,9
Bruno Mendonça	4	6,8	7,75	7,88	0	0	5,3
Caio d'Angelo	5,4	10	9,7	10	0	0	7,1
Danilo Souza	6,8	10	9,9	7,75	0	0	7,3
Fernando Araújo	7	6,5	4,35	0	0	0	4,5
Frederico Ferreira	4,8	0	3,85	5,13	0	0	2,6
Gabriela Tavares	7	8,4	9,8	10	0	0	7,1
Gustavo Amaral	3,2	10	9,65	8,38	0	0	6,4
João Cunha	5,8	0	4,55	4,75	0	0	3
Juliana Catao	0	0	0	5	0	0	0,4
Marcos Costa	3,6	5	9,9	9,63	0	0	5,4
Matheus Maciel	4,2	7,5	4,1	9,5	0	0	4,7
Renato Prado	5,4	6,8	7,8	6,75	0	0	5,6
Sandro Rossi	0,4	0	0	2,13	0	0	0,3
Vinicius Lago	3,4	4,55	9,7	9	0	0	5,2